

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Котова Лариса Анатольевна
Должность: Директор филиала
Дата подписания: 26.09.2023 11:31:24
Уникальный программный ключ:
10730ffe6b1ed036b744b6e9d97700b86e5c04a7

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное автономное образовательное учреждение
высшего образования
«Национальный исследовательский технологический университет «МИСИС»
Новотроицкий филиал

Аннотация рабочей программы дисциплины

Основы микропроцессорной техники

Закреплена за подразделением Кафедра электроэнергетики и электротехники (Новотроицкий филиал)

Направление подготовки 09.03.03 Прикладная информатика

Профиль

Квалификация **Бакалавр**

Форма обучения **заочная**

Общая трудоемкость **5 ЗЕТ**

Часов по учебному плану	180	Формы контроля на курсах: экзамен 4
в том числе:		
аудиторные занятия	28	
самостоятельная работа	143	
часов на контроль	9	

Распределение часов дисциплины по курсам

Курс	4		Итого	
	уп	рп		
Лекции	8	8	8	8
Лабораторные	12	12	12	12
Практические	8	8	8	8
Итого ауд.	28	28	28	28
Контактная работа	28	28	28	28
Сам. работа	143	143	143	143
Часы на контроль	9	9	9	9
Итого	180	180	180	180

1. ЦЕЛИ ОСВОЕНИЯ

1.1	Формирование знаний о принципах построения микропроцессорных систем (МПС), микропроцессоров и микроконтроллеров, их функционирования, приобретения навыков программирования, моделирования и отладки электронных устройств на микроконтроллерах.
1.2	Задачи: формирование у студентов необходимых знаний в области построения микропроцессорной базы и анализ команд, используемых при настройке микропроцессоров.

2. МЕСТО В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Блок ОП:		Б1.В
2.1	Требования к предварительной подготовке обучающегося:	
2.1.1	Программная инженерия	
2.1.2	Технологии программирования	
2.1.3	Теория систем и системный анализ	
2.1.4	Учебная практика по получению первичных профессиональных умений	
2.1.5	Персональная эффективность	
2.1.6	Физика	
2.1.7	Химия	
2.2	Дисциплины (модули) и практики, для которых освоение данной дисциплины (модуля) необходимо как предшествующее:	
2.2.1	Безопасность жизнедеятельности	
2.2.2	Научно-исследовательская работа	
2.2.3	Подготовка к процедуре защиты и защита выпускной квалификационной работы	
2.2.4	Преддипломная практика	

3. РЕЗУЛЬТАТЫ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ, СООТНЕСЕННЫЕ С ФОРМИРУЕМЫМИ КОМПЕТЕНЦИЯМИ

ПК-4: Способен участвовать в научно-исследовательской деятельности (в области прикладной информатики)	
Знать:	
ПК-4-31 методы проведения эксперимента, виды и планы эксперимента, их особенности и область применения	
ПК-3: Способен внедрять и эксплуатировать объекты профессиональной деятельности	
Знать:	
ПК-3-31 технические характеристики, конструкционные особенности разрабатываемых и используемых технических средств	
ПК-4: Способен участвовать в научно-исследовательской деятельности (в области прикладной информатики)	
Уметь:	
ПК-4-У1 определять цели и задачи эксперимента, составлять план эксперимента	
ПК-3: Способен внедрять и эксплуатировать объекты профессиональной деятельности	
Уметь:	
ПК-3-У1 применять методы проведения комплексного технико-экономического анализа для обоснованного принятия решений	
ПК-4: Способен участвовать в научно-исследовательской деятельности (в области прикладной информатики)	
Владеть:	
ПК-4-В1 методами расчета погрешностей функций, приближенных значений параметров при оценке основных производственных фондов	
ПК-3: Способен внедрять и эксплуатировать объекты профессиональной деятельности	
Владеть:	
ПК-3-В1 методами проведения комплексного технико-экономического анализа для обоснования принятия решений	

4. СТРУКТУРА И СОДЕРЖАНИЕ

Код занятия	Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов	Формируемые индикаторы компетенций	Литература и эл. ресурсы	Примечание	КМ	Выполняемые работы
-------------	---	----------------	-------	------------------------------------	--------------------------	------------	----	--------------------

	Раздел 1. Раздел 1. Микроконтроллеры. Общие сведения							
1.1	Обзор микроконтроллеров фирмы SIEMENS. Система обозначений микроконтроллеров SIEMENS. Архитектура микроконтроллера SIEMENS. Архитектура ядра микроконтроллера SIEMENS. Цоколевка микроконтроллера SIEMENS. Структурная схема микроконтроллера SIEMENS /Лек/	4	2	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.1 Л1.2Л2.1 Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5			
1.2	Система обозначений микроконтроллеров SIEMENS. Цоколевка микроконтроллера ATmega8535 /Пр/	4	2	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.2Л2.1Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5			
1.3	Знакомство с TinkerCAD /Лаб/	4	6	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.2Л2.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5			
1.4	Анализ альтернативных микроконтроллеров других производителей. Исследование пинов микроконтроллера SIEMENS. Дисассемблирование программного кода /Ср/	4	18	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5			
	Раздел 2. Раздел 2. Регистры							
2.1	Память программ. Оперативная память. Энергонезависимая память данных. Работа с портами ввода-вывода. Регистр состояния SREG. Флаги регистра SREG. /Лек/	4	2	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.2Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5			
2.2	Работа с портами ввода-вывода Регистр состояния SREG /Пр/	4	3	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.1 Л1.2Л2.1Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5			
2.3	Применение таймеров /Лаб/	4	6	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5			Р2
2.4	Память программ. Память данных. Счетчик команд и выполнение программы. Команды условного и безусловного перехода. Таблица векторов и обработка прерываний. /Ср/	4	16	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5		КМ2	Р2
	Раздел 3. Раздел 3. Таймеры							

3.1	8-битный таймер-счетчик Т0. 16-битный таймер-счетчик Т1. 8-битный таймер-счетчик Т2. Сторожевой таймер прерывания. Внешние прерывания. Режимы пониженного энергопотребления. Тактирование микроконтроллера. Генератор с внешним резонатором. Низкочастотный кварцевый генератор. Внешний сигнал синхронизации. Генератор с внешней RC-цепочкой. Внутренний калиброванный RC-генератор. Аналоговый компаратор /Лек/	4	2	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.2Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5			
3.2	8-битный таймер-счетчик Т0 16-битный таймер-счетчик Т1. 8-ми разрядные таймеры в режиме широтно-импульсной модуляции /Пр/	4	3	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5			
3.3	Выполнение контрольной работы. /Ср/	4	32	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Л3.3 Э1 Э2 Э3 Э4 Э5			
Раздел 4. Раздел 4. Индикация								
4.1	Аналого-цифровой преобразователь. Семисегментный индикатор. /Лек/	4	2	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.1 Л1.2Л2.1 Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5			РЗ
4.2	Семисегментный индикатор Динамическая индикация символов /Ср/	4	20	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.2Л2.2Л3.2 Э1 Э2 Э3 Э4 Э5			РЗ
4.3	Индикация. Основы обработки информационных сигналов для индикации элемента /Ср/	4	18	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Л3.3 Э1 Э2 Э3 Э4 Э5			РЗ
4.4	Подготовка к экзамену /Ср/	4	39	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Э1 Э2 Э3 Э4 Э5			
4.5	Проведение экзамена /Экзамен/	4	9	ПК-3-31 ПК-3-У1 ПК-3-В1 ПК-4-31 ПК-4-У1 ПК-4-В1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Л3.2 Э1 Э3 Э4 Э5			